

## **Verbale della Riunione del Comitato di Indirizzo del Corso di Laurea e Laurea Magistrale in Ingegneria Elettronica del 29 Gennaio 2018**

Alle ore 13:00 del 29 Gennaio 2018 viene dato inizio alla riunione telematica del Comitato di Indirizzo del Corso di Laurea e Laurea Magistrale in Ingegneria Elettronica. Assume le funzioni di Presidente il Coordinatore Prof. Pasquale Corsonello.

Il Presidente dichiara aperta la seduta per la discussione del seguente ordine del giorno:

### **1. Ordinamento Laurea Triennale Ingegneria Elettronica AA18/19**

Sono Presenti:

- Ing. Francesco Monti - Membro Esterno - Techno System Developments
- Ing. Roberto Nappi - Membro Esterno - T&T
- Dott. Giorgio Scarpelli - Membro Esterno - NTT Data
- Prof. Felice Crupi - Coordinatore Vicario CdS
- Prof. Pasquale Corsonello - Coordinatore CdS

Preliminarmente, il Presidente riassume gli aspetti salienti dell'ordinamento didattico, approvato dal Consiglio nelle riunioni del 5/12/2017 e 23/01/2018, ed allegato in bozza alla Convocazione della riunione. Viene posto l'accento sulle seguenti sezioni: A2.a profilo professionale, A4.b.1 conoscenza e comprensione, capacità di applicare conoscenza, A4.c Autonomia di giudizio, Tabella delle attività.

Il Presidente espone le motivazioni alla base della variazione dell'ordinamento rispetto alla precedente versione attualmente in vigore.

Intervengono, quindi, i membri esterni presenti esprimendo i seguenti pareri in merito alla coerenza del progetto formativo con le attuali esigenze del mondo del lavoro:

- Ing. Francesco Monti (TSD): *Esprime parere PIENAMENTE FAVOREVOLE* in merito alla coerenza del progetto formativo con le attuali esigenze del mondo del lavoro. L'ing. Monti ritiene che sarebbe, altresì, auspicabile che il percorso formativo consenta di sviluppare e maturare una sempre più elevata propensione verso la progettazione elettronica.

- Ing. Roberto Nappi (T&T): *Esprime parere PIENAMENTE FAVOREVOLE* in merito alla coerenza del progetto formativo con le attuali esigenze del mondo del lavoro. L'ing. Nappi ritiene che sarebbe, altresì,

auspicabile l'inclusione tra le competenze della capacità di costruire modelli di circuiti e sistemi. Ritiene di particolare importanza gli aspetti realizzativi associati alla progettazione di circuiti e sistemi analogici/digitali e la capacità di redazione di documentazione tecnica e presentazione dei risultati di un progetto.

- Dott. Giorgio Scarpelli (NTT DATA): Esprime parere PIENAMENTE FAVOREVOLE in merito alla coerenza del progetto formativo con le attuali esigenze del mondo del lavoro. Il Dott. Scarpelli ritiene che sarebbe, altresì, auspicabile una maggiore apertura formativa verso aspetti più propriamente informatici, di modo che possa risultare più naturale il contributo dell'ingegnere elettronico nella realizzazione di sistemi complessi che sempre più necessitano di una convergenza di capacità informatiche ed elettroniche, ad esempio negli scenari abilitati dall'Internet of Things

Successivamente, il Presidente chiede ai presenti se vogliono esprimere specifiche raccomandazioni al Consiglio da tenere in considerazione nella futura predisposizione dei Manifesti degli Studi, e più in generale sull'offerta formativa dei Corsi di Laurea e Laurea Magistrale in Ingegneria Elettronica.

- Ing. Francesco Monti (TSD): Ritiene che una conoscenza dei tool come i CAD per il progetto di circuiti elettronici potrebbe essere patrimonio di ingegneri con laurea triennale, anche se la tematica potrebbe essere più approfonditamente trattata nel Corso di Laurea Magistrale.

- Ing. Roberto Nappi (T&T): Ritiene che al termine dell'intero ciclo didattico è importante che i Laureati Magistrali raggiungano anche buone capacità autonome di progettazione, di realizzazione pratica e di integrazione operativa con "elettroniche" progettate/realizzate da terzi, oltre che l'abilità di presentare i risultati ottenuti secondo schemi standard impiegati in ambito industriale.

- Dott. Giorgio Scarpelli (NTT Data): Per un'azienda come NTT DATA risulterebbe di sicuro interesse una competenza quale quella di essere in grado di: *"Sviluppare gli elementi atti ad abilitare l'utilizzo di componenti elettroniche nell'ambito di sistemi di elaborazione dell'informazione"*

A conclusione della discussione il Presidente pone in votazione il documento di cui al punto 1.

Il Comitato esprime PARERE PIENAMENTE FAVOREVOLE.

Alle ore 17.10 la riunione è dichiarata chiusa.

Letto e Approvato telematicamente seduta stante.

Il Presidente

Prof. P. Corsonello