

Verbale della Riunione del Comitato di Indirizzo del Corso di Laurea e Laurea Magistrale in Ingegneria Elettronica del 07-08 Marzo 2022

In data 01 Marzo 2022 viene indetta una consultazione telematica del Comitato di Indirizzo composto da:

- Ing. Francesco Monti - Techno System Developments
- Ing. Roberto Nappi – Hitachi Rail
- Ing. Francesco Pappalardo – ST Microelectronics
- Ing. Giorgio Tesoniero - NTT DATA Italia
- Prof. Marco Ricci - Coordinatore Vicario CdS
- Prof. Pasquale Corsonello - Coordinatore CdS

In pari data è stata inviata al Comitato di Indirizzo, per il prescritto parere, la documentazione riguardante le proposte dei Manifesti degli Studi della Laurea Triennale e della Laurea Magistrale in Ingegneria Elettronica per l'AA. 22/23.

La consultazione telematica viene avviata alle ore 10:00 del 07/03/2022 e viene chiusa alle ore 10:00 del giorno successivo, essendo pervenuti i pareri da parte di tutti i membri esterni.

Viene quindi stilato il presente verbale contenente i contributi ricevuti.

- L'ing. Francesco Monti (Techno System Developments) ritiene che “entrambi i piani di studi completi e ben articolati per i rispettivi obiettivi. Apprezzo in particolare la scelta di approfondire le tematiche dell'elettronica digitale ed anche l'orientamento applicativo che viene dato ai corsi. Dal mio osservatorio di azienda che sviluppa apparati elettronici per applicazioni spaziali verifico quotidianamente quanto sia importante orientare lo studio universitario verso un approccio focalizzato sulla progettazione e sui contenuti squisitamente tecnici come mi sembra emergere dai manifesti consultati; una forte formazione tecnica in ambito universitario è infatti assolutamente insostituibile dal momento che la formazione on the job in azienda può conferire ai giovani laureati altri strumenti ma non la preparazione tecnica di base. Apprezzo inoltre lo sforzo di affiancare alle attività teoriche una impronta ai laboratori che considero assolutamente necessaria per i giovani ingegneri che ambiscono a svolgere attività di progettazione.”

- L'ing. Roberto Nappi (Hitachi Rail) ritiene che “la documentazione ricevuta esprime un'offerta formativa di base adeguata al contesto di mercato ferroviario di riferimento. Infatti, tali competenze universitarie di base, possono essere ben impiegate nella concezione, nella progettazione e nello sviluppo di sistemi embedded di monitoraggio e diagnostica, da impiegarsi per l'ottimizzazione del life cycle management dei sistemi ferroviari di terra e di bordo, oggetto di attività manutentiva. Inoltre, la predisposizione formativa e il consolidamento ulteriore della stessa verso le attività di System Integration e di Test Engineering sono da



considerarsi aspetti importanti per agevolare gli studenti nell'inserimento lavorativo in tali ambiti professionali.”

-L'ing. Francesco Pappalardo (ST Microelectronics) esprime il seguente parere: “relativamente alla laurea Triennale, sia per il percorso “Sistemi Elettronici” che per “Telecomunicazioni e Radiofrequenza”, nel complesso ritengo che sia ben strutturata e bilanciata l'offerta formativa al fine di preparare lo studente sia per proseguire negli studi con la Laurea Magistrale che per muoversi nel mondo del lavoro. Evidenzio però che al terzo anno, per la parte di elettronica digitale, c'è solo la materia “Architecture FPGA e Progettazione” per l'indirizzo Sistemi Elettronici e nessuna materia per l'indirizzo Telecomunicazione. Ritengo invece molto interessante la materia “Laboratorio di Microcontrollori” che spero sia scelta dagli studenti al fine di acquisire una visione più completa nella progettazione digitale.

Relativamente alla Laurea Magistrale, i quattro indirizzi danno una notevole diversità di formazione nelle diverse aree dell'elettronica, fornendo per tutti una preparazione sia teorica che applicativa dell'ingegneria elettronica oltre che l'apprendimento delle metodologie di progettazione dei dispositivi e sistemi elettronici. Dal mio osservatorio aziendale, trovo molto interessante l'indirizzo “Hardware-Software Codesign” soprattutto per la progettazione di dispositivi elettronici embedded, in particolare System On Chip. Inoltre la materia “Sintesi ad alto livello di sistemi digitali”, da una formazione di base per una figura tecnica molto richiesta nella Physical Implementation dei dispositivi elettronici.”

- L'ing. Giorgio Tesoniero (NTT DATA Italia) ritiene che “i contenuti dei corsi di laurea triennale e magistrale rappresentano un tipo di formazione pienamente in linea con le competenze ricercate in ambito Embedded. Il corso di studi magistrale, si distingue per la differenziazione in quattro indirizzi, uno dei quali “Hardware-software codesign” risulta essere particolarmente vicino alle tematiche progettuali più in auge in alcuni dei mercati di NTT DATA. Il nuovo esame “Laboratorio di Microcontrollori”, sebbene annoverato tra quelli a scelta, è sicuramente d'interesse per la formazione di tutti quegli ingegneri che lavoreranno nell'ambito dei sistemi embedded. Inoltre, la progettazione HW e FW di Smart Devices adibiti al metering ed equipaggiati con microcontrollori a basso consumo energetico è uno dei topic di maggiore interesse in ambito Energy; per tal motivo sarebbe auspicabile che i futuri ingegneri abbiano esperienze pratiche di laboratorio.”

Il parere complessivo del Comitato di Indirizzo sulle proposte dei Manifesti degli Studi della Laurea Triennale e della Laurea Magistrale in Ingegneria Elettronica per l'AA. 22/23 è quindi PIENAMENTE FAVOREVOLE.

Letto e Approvato telematicamente seduta stante.

Il Coordinatore

Prof. P. Corsonello